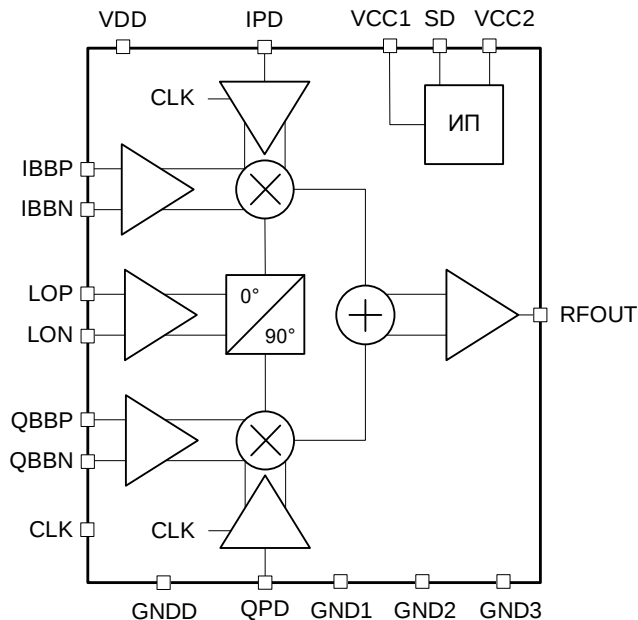


ФУНКЦИОНАЛЬНАЯ СХЕМА



ПРИМЕНЕНИЕ

- Спутниковые системы связи
- Приемопередающие системы цифровой связи
- Цифровые модуляторы в системах цифрового телевидения
- Беспроводные локальные сети
- Программно-определяемое радио

АНАЛОГИ

- ADL5375; HMC1097, LTC5588-1, LTC5589, TRF370417

Этап жизненного цикла: **Производство**

ОСНОВНЫЕ ПАРАМЕТРЫ

- Диапазон рабочих частот 0,05 – 4,0 ГГц
- Встроенный полифазный фильтр оптимизированный для диапазона 0,05 – 1,0 ГГц
- Подавление боковой составляющей 35 дБ
- Остаточный уровень несущей –30 дБм
- Постоянное смещение на IQ входах +1,2 В
- Вход гетеродина и выход согласованы на линию с волновым сопротивлением 50 Ом
- Встроенный вывод отключения SD
- Встроенный BPSK модулятор с КМОП входом
- Диапазон рабочих температур минус 40...85°C
- Исполнение в виде корпуса типа QFN20 4x4 мм либо бескорпусное

КРАТКОЕ ОПИСАНИЕ

СВЧ МИС квадратурного модулятора позволяет осуществлять модуляцию дифференциального I/Q сигнала с подавлением нежелательной боковой полосы в диапазоне частот 0,05 – 4,0 ГГц. Подавление боковой полосы обеспечивается встроенным полифазным фильтром. Для работы квадратурного модулятора требуется два однополярных напряжения питания +5 В и +3,3 В и постоянное напряжение смещения +1,2 В на I/Q входах. МИС согласована по входу гетеродина и выходу РЧ с линией с волновым сопротивлением 50 Ом. По СВЧ-выводам и выводам питания предусмотрены цепи защиты от воздействия электростатического разряда.

МИС поставляется в корпусе с габаритными размерами 4x4x2,5 мм³ (K1324МПЗУ), а также в бескорпусном исполнении в виде монолитного кристалла (K1324МПЗН4).



ТЕХНИЧЕСКИЕ ПАРАМЕТРЫ

(при $U_n = +5$ В, $U_{IQ,DC} = +1,2$ В, $P_{гет} = 0$ дБм, $T = 25^\circ\text{C}$, если не указано иного)

Параметр, единица измерения	Режим измерения	Не менее	Тип.	Не более
ВХОДЫ МОДУЛИРУЮЩИХ СИГНАЛОВ				
Постоянное смещение на IQ входах, В	На IBBP, IBVN, QBVP, QBVN	1,15	1,2	1,25
Абсолютный уровень сигнала на IQ входах, В		0,6		1,8
ВХОД ГЕТЕРОДИНА				
Диапазон рабочих частот, ГГц	Между LOP и LON	0,05		4,0
Входная мощность		-5		5
Входное сопротивление, Ом			50	
ВЫХОД РЧ				
Диапазон рабочих частот, ГГц	$20 \cdot \log (U_{\text{ВЫХ}}/U_{I(Q)})$ $P_{\text{ВЫХ}} = 0 \text{ дБм}$ $P_{\text{ВЫХ}} = 0 \text{ дБм}$ $P_{\text{ВЫХ}} = 0 \text{ дБм}$ $F_{\text{мод}} = 10 \text{ МГц}$	0,05		4,0
Коэффициент преобразования по напряжению, дБ		-8,5	-6	
Выходная мощность, дБм		-7,5	-6,5	
Подавление боковой составляющей, дБн		25	50	
Остаточный уровень несущей на выходе, дБм			-45	-35
Уровень третьей гармоники, дБ		50		
Выходная точка компрессии, дБм			2	
ИСТОЧНИК ПИТАНИЯ				
Напряжение питания аналоговое, В	VCC1, VCC2	+4,7	+5,0	+5,3
Напряжение питания цифровое, В	VDD	+3,0	+3,3	+3,6
Ток потребления, мА	SD = 0, рабочий режим	60	80	97
	SD = 1, режим пониженного энергопотребления		TBD	
Входной ток по выводу SD, мкА				100

ТАБЛИЦА ИСТИННОСТИ

(логические уровни на входе управления)

Режим работы	Вход управления
	SD
Рабочий	0
Пониженное энергопотребление	1

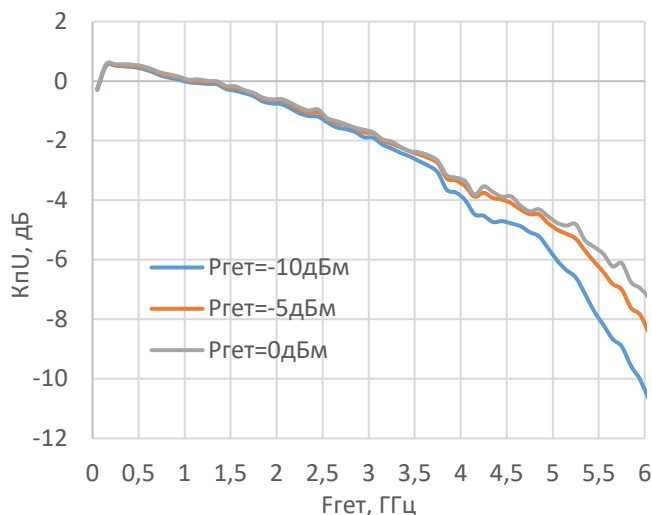
Логический уровень «1» соответствует $U_{\text{вх}}^1 = >2$ В.

Логический уровень «0» соответствует $U_{\text{вх}}^0 = <0,8$ В.

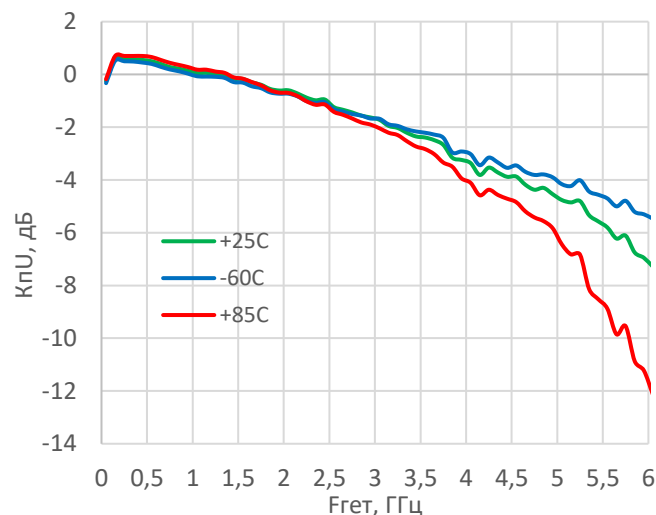
Режимы измерения параметров:

$U_n = +5$ В, $U_{вх.DC.IQ} = 1,2$ В, $U_{вх.AC.IQ} = 0,3$ Вп-п.диф на входах I и Q, $P_{гет} = 0$ дБм, $T_{окр} = +25^\circ\text{C}$, если не указано иного

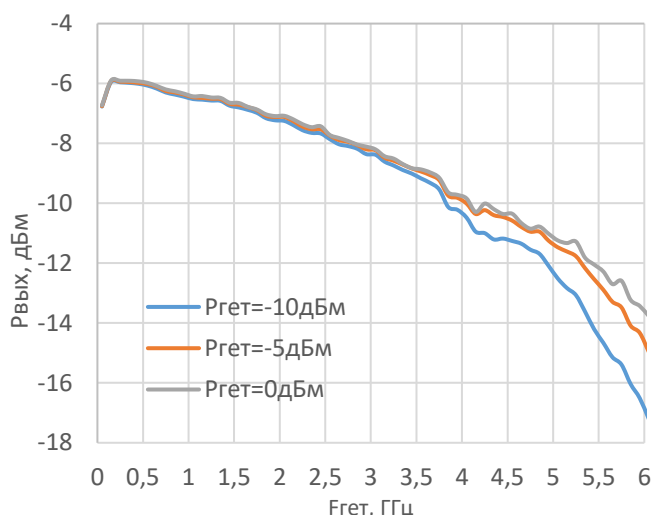
Коэффициент преобразования по напряжению КпУ ($F_{гет}$, $P_{гет}$)



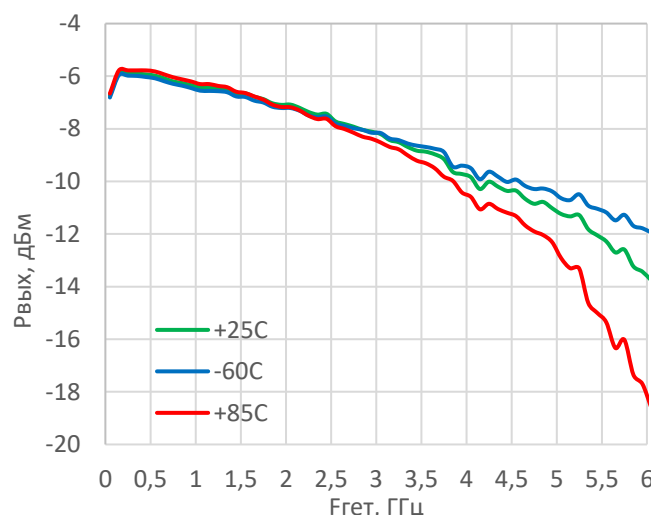
Коэффициент преобразования по напряжению КпУ ($F_{гет}$, $T_{окр}$)



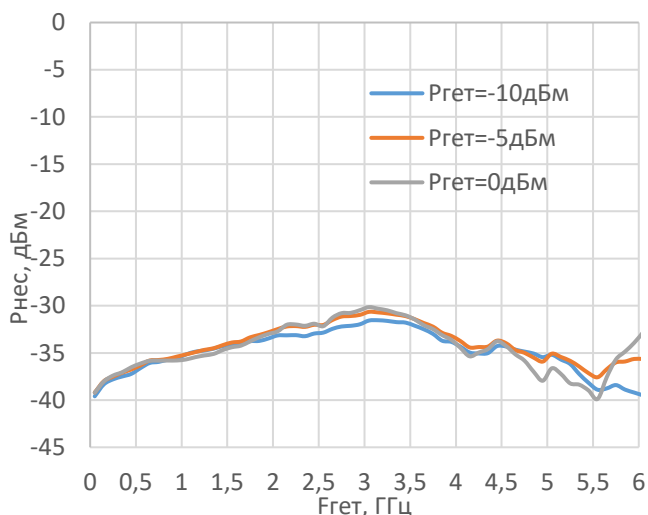
Уровень выходной мощности $P_{вых}$ ($F_{гет}$, $P_{гет}$)



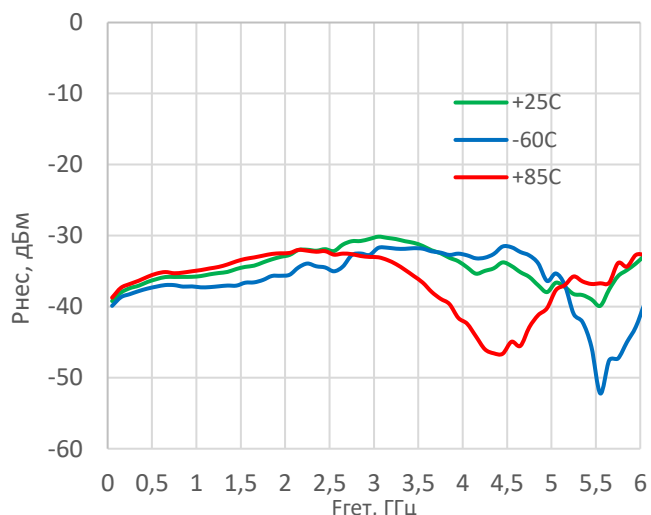
Уровень выходной мощности $P_{вых}$ ($F_{гет}$, $T_{окр}$)



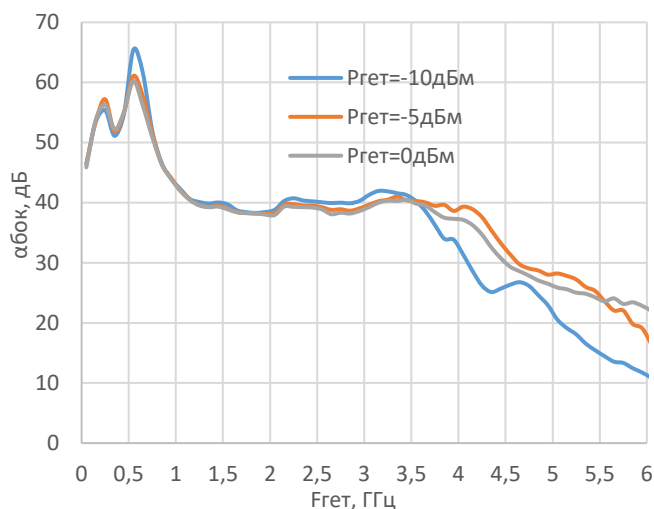
Остаточный уровень несущей на выходе $P_{нес}$ ($F_{гет}$, $P_{гет}$)



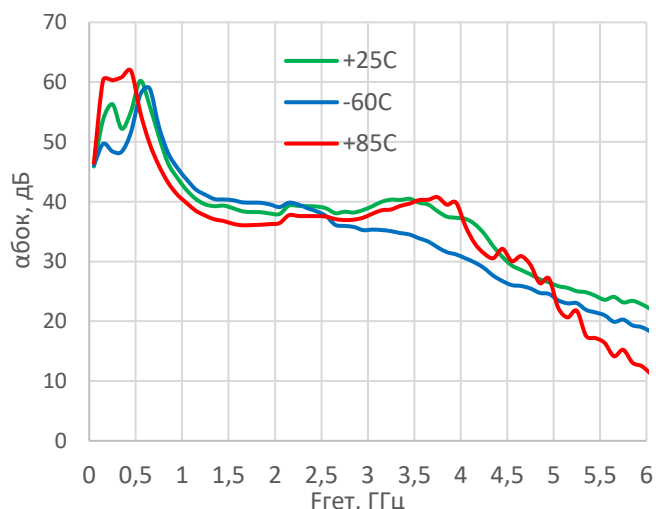
Остаточный уровень несущей на выходе $P_{нес}$ ($F_{гет}$, $T_{окр}$)



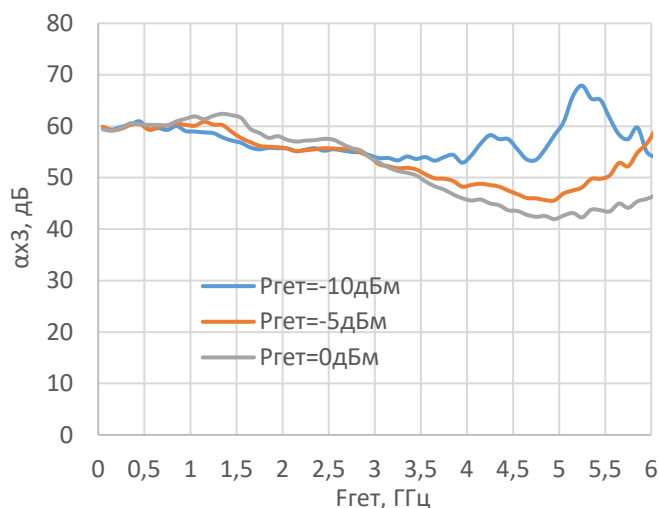
Подавление боковой составляющей $\alpha_{бок}$ ($F_{гет}$, $P_{гет}$)



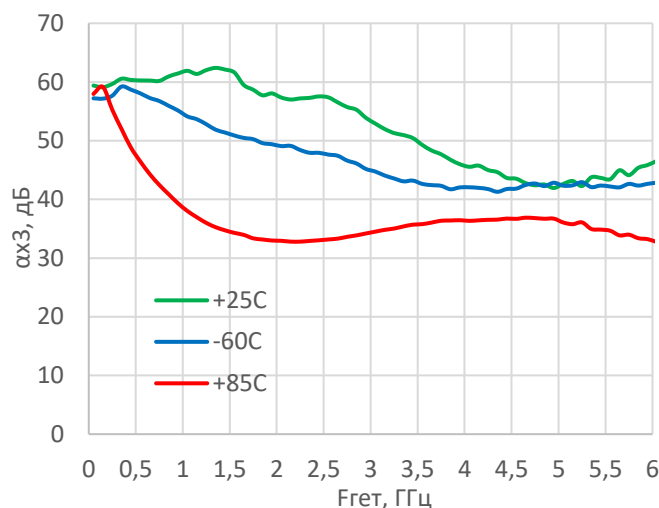
Подавление боковой составляющей $\alpha_{бок}$ ($F_{гет}$, $T_{окр}$)



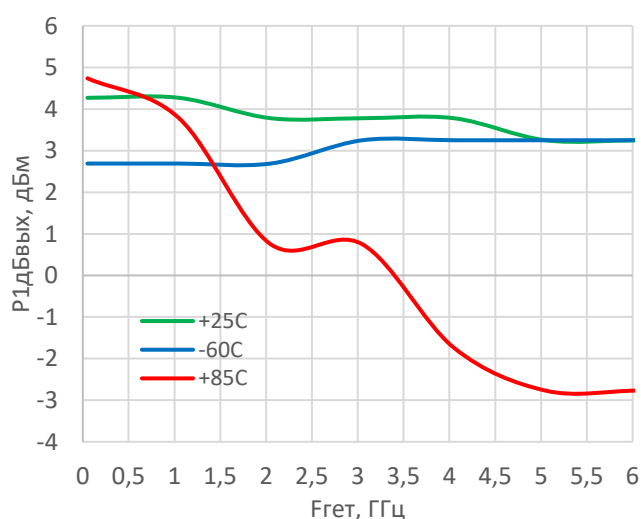
Уровень третьей гармоники $\alpha_{х3}$ ($F_{гет}$, $P_{гет}$)



Уровень третьей гармоники $\alpha_{х3}$ ($F_{гет}$, $T_{окр}$)



Точка компрессии по выходу $P_{1дБ_{вых}}$ ($F_{гет}$, $T_{окр}$)

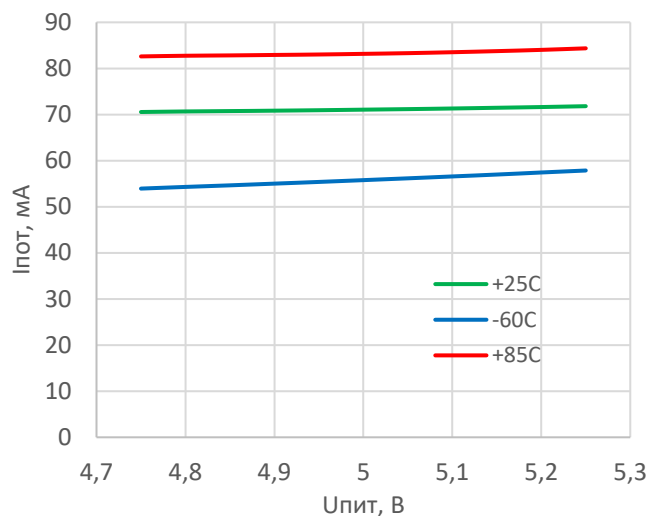


Нормированный коэффициент передачи
 $K_{п\text{ норм}}$ ($F_{мод}$, $T_{окр}$)

TBD



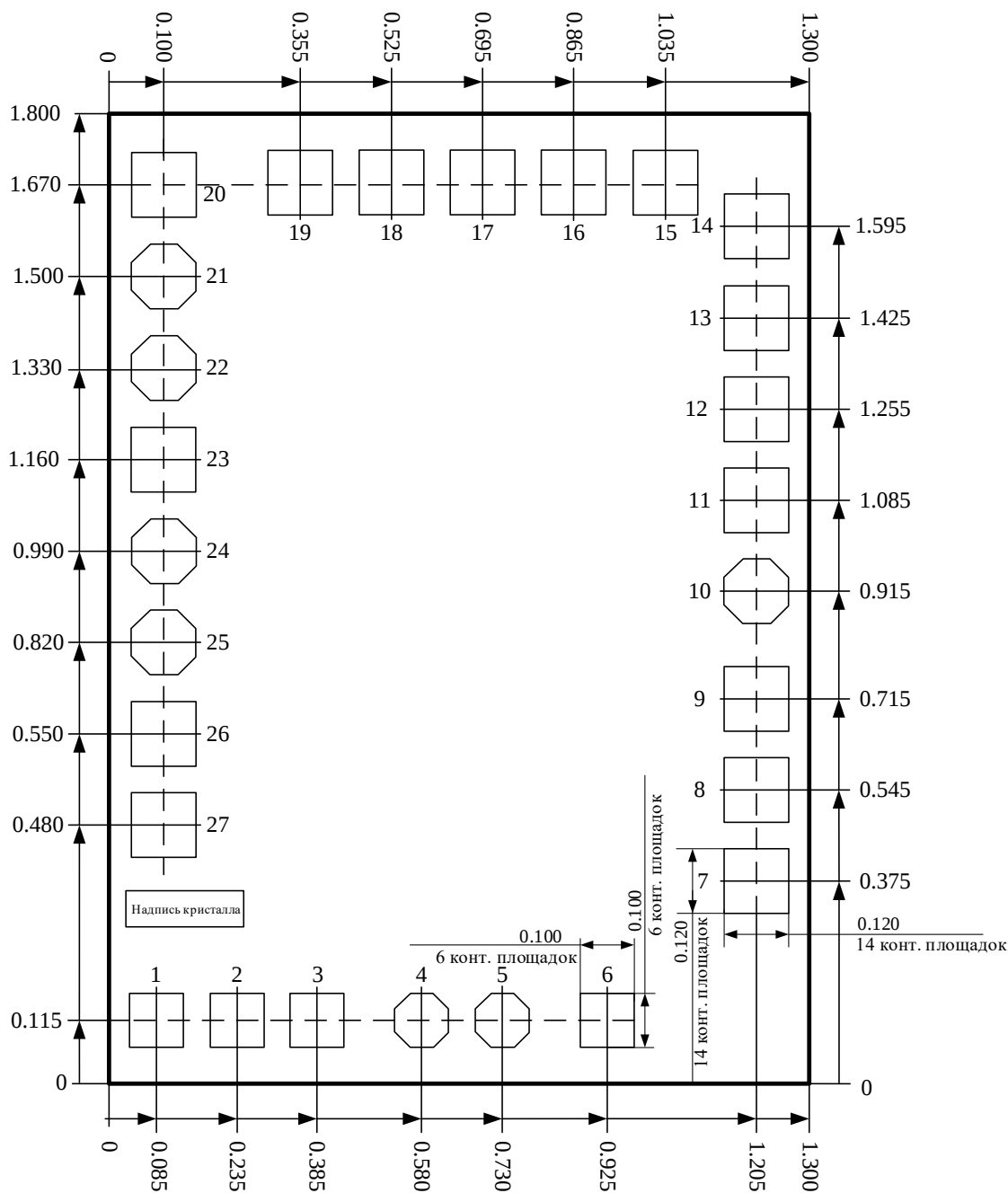
Ток потребления



Коэффициент отражения по выводам RFIN и LOIP

TBD

МИС K1324МПЗН4

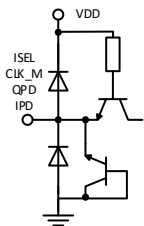
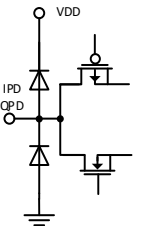
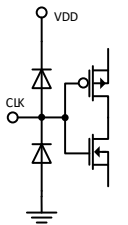
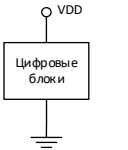
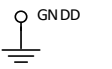
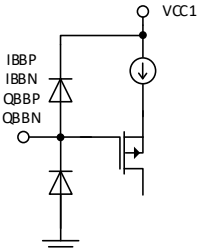
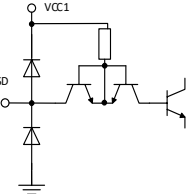


Масса кристалла – не более 1,0 г.



ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ ВЫВОДОВ

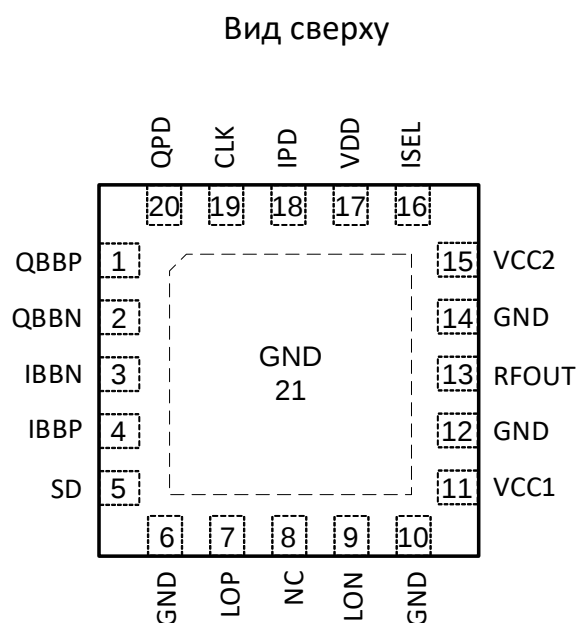
Номер вывода	Назначение	Обозначение на функциональной схеме	Схемотехника
1	Подключаемый вход с резистором 50 Ом. (Не разваривать если не используется.)	VDDRFN	
2		VDDRFP	
3, 6, 20, 23, 26	Земля	GND3	
4	Дифференциальный вход сигнала гетеродина. Согласован на дифференциальную нагрузку 50 Ом	LON	
5		LOP	
7	Подключаемая защита по цепи питания VCC1	BP1	
8	Напряжение питания	VCC1	
9	Земля выходного БУ	GND1	
10	СВЧ выход. Согласован на нагрузку 50 Ом	RFOUT	
11	Земля	GND2	
12	Напряжение питания	VCC2	
13	Подключаемая защита по цепи питания VCC2	BP2	

14	Управляющий вход ключа переключения аналогового и цифрового входов (+3,3 В – цифровой вход, 0 В – аналог. вход)	ISEL	
16	Цифровой вход синфазной составляющей сигнала	IPD	
19	Неинвертирующий цифровой вход квадратурной составляющей сигнала	QPD	
17	Вход синхросигнала	CLK	
15	Напряжение питания цифровых блоков	VDD	
18	Цифровая земля	GNDD	
21	Неинвертирующий аналоговый вход квадратурной составляющей сигнала. Требуется напряжения смещения 1,2 В	QBBP	
22	Инвертирующий аналоговый вход квадратурной составляющей сигнала. Требуется напряжения смещения 1,2 В	QBPN	
24	Неинвертирующий аналоговый вход синфазной составляющей сигнала. Требуется напряжения смещения 1,2 В	IBBN	
25	Инвертирующий аналоговый вход синфазной составляющей сигнала. Требуется напряжения смещения 1,2 В	IBBP	
27	Отключение устройства	SD	

МИС K1324МПЗУ

УСЛОВНОЕ ГРАФИЧЕСКОЕ ОБОЗНАЧЕНИЕ

ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ ВЫВОДОВ



Номер вывода	Обозн.	Назначение
1	QBVP	Неинвертирующий аналоговый вход квадратурной составляющей сигнала
2	QBVN	Инвертирующий аналоговый вход квадратурной составляющей сигнала
3	IBVN	Инвертирующий аналоговый вход синфазной составляющей сигнала
4	IBVP	Неинвертирующий аналоговый вход синфазной составляющей сигнала
5	SD	Отключение устройства
6, 10, 12, 14, 21	GND	Общий вывод
7	LOP	Неинвертирующий вход сигнала гетеродина
8	NC	Не используется
9	LON	Инвертирующий вход сигнала гетеродина
11	VCC1	Напряжение питания смесителей и усилителя гетеродина $U_{п1} = +5\text{ В}$
13	RFOUT	Выход РЧ.
15	VCC2	Напряжение питания выходного буферного усилителя $U_{п2} = +5\text{ В}$
16	ISEL	Управляющий вход ключа переключения аналогового и цифрового входов (+3,3 В – цифровой вход, 0 В – аналог. вход)
17	VDD	Цифровое питание +3,3В
18	IPD	Цифровой вход синфазной составляющей IPD сигнала
19	CLK	Вход синхросигнала
20	QPD	Неинвертирующий цифровой вход квадратурной составляющей сигнала

ПРЕДЕЛЬНЫЕ РЕЖИМЫ ЭКСПЛУАТАЦИИ

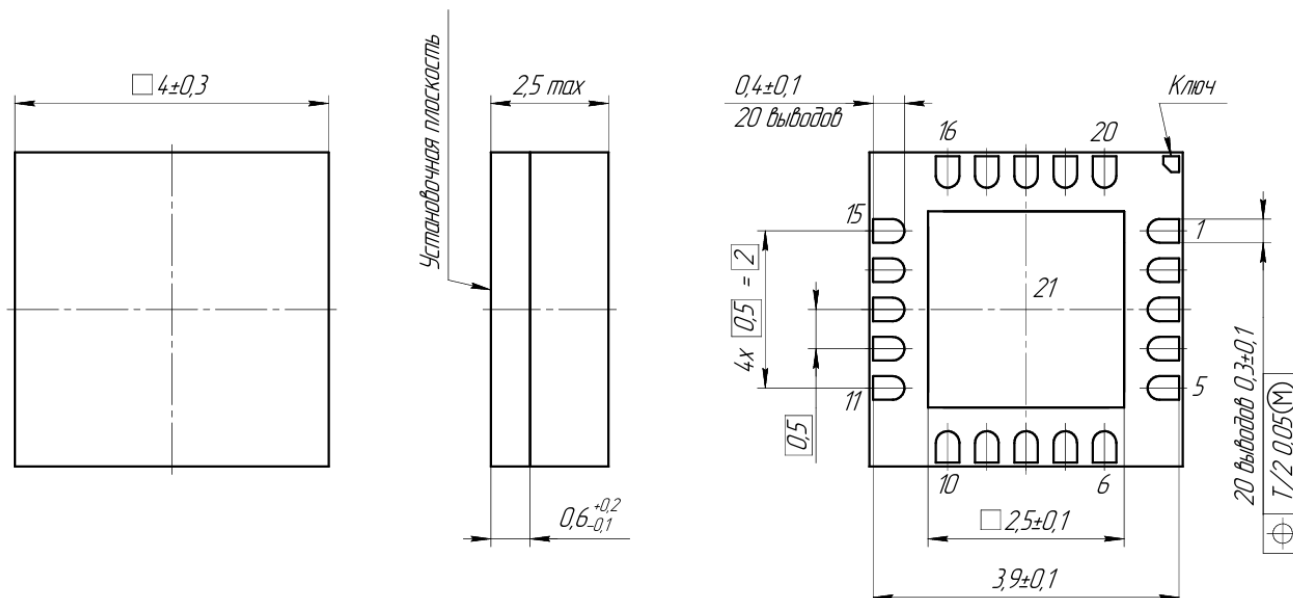
Параметр, единица измерения	Не менее	Не более
Напряжение питания аналоговое, В	-0,3	5,6
Напряжение питания цифровое, В	-0,3	3,6
Напряжение смещения IQ, В	-0,3	5,5
Выходы IPD, QPD, CLK, В	-0,3	2,6
Мощность на входе гетеродина, дБм	-	5
Рассеиваемая мощность, мВт	-	541
При $t_{окр}$ от -60 до +125°C.		

Использование предельных режимов эксплуатации допускается, если температура кристалла не превышает 150°C.

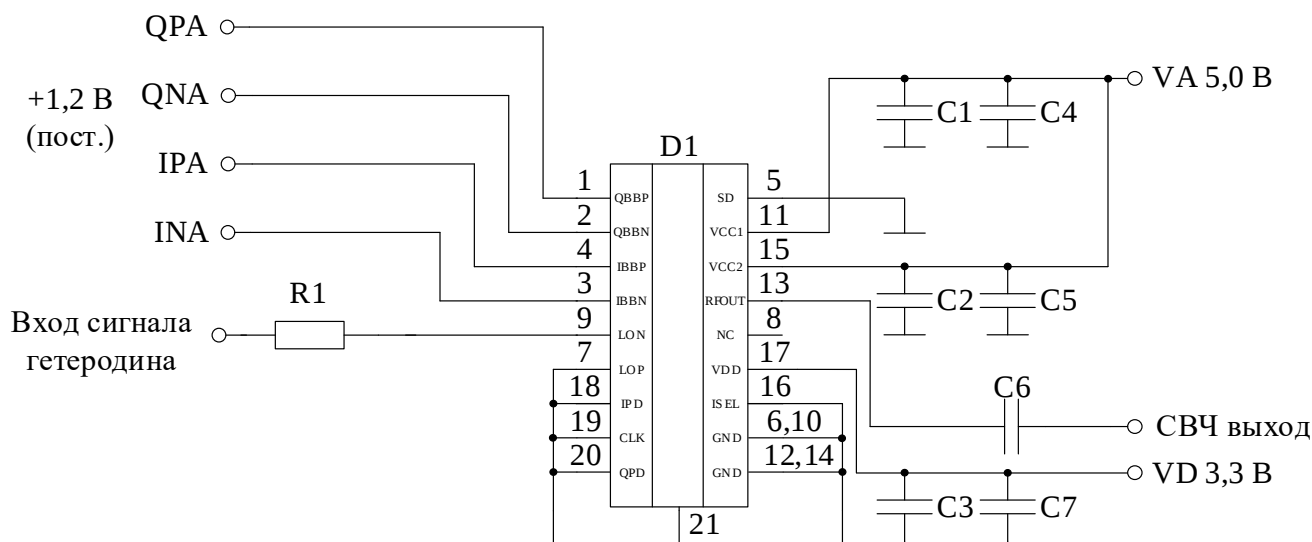
Не допускается эксплуатация изделия при одновременном использовании двух и более предельных режимов.

КОРПУС МО20-4040-01

ГАБАРИТНЫЕ РАЗМЕРЫ



ТИПОВАЯ СХЕМА ВКЛЮЧЕНИЯ



D1 – микросхема K1324МПЗУ;

R1 – резистор 22 Ом $\pm 5\%$;

C1 = C2 = C3 – керамические конденсаторы 0,01 мкФ $\pm 10\%$;

C4 = C5 = C7 – керамические конденсаторы 1 мкФ $\pm 10\%$.

C6 – керамический конденсатор 1 нФ $\pm 10\%$;



РЕКОМЕНДАЦИИ ПО ПРИМЕНЕНИЮ

Для достижения гарантируемых параметров, а также обеспечения устойчивой работы микросхемы необходимо:

- использовать цепи соединения с минимальной длиной;
- использовать на печатной плате заземляющие переходные отверстия для снижения индуктивности;
- использовать линии с волновым сопротивлением 50 Ом;
- подключать развязывающие конденсаторы в непосредственной близости от выводов микросхемы.

Значения нижних рабочих частот входного и выходного сигналов ограничиваются номиналом разделительных конденсаторов.

Для обеспечения рабочего режима выводы дифференциальных входов IBBP, IBVN и QBVP, QBBN должны иметь положительное смещение приблизительно равное 1,2 В. Выводы не имеют внутреннего источника постоянного смещения, поэтому при работе с переменным модулирующим сигналом постоянное смещение должно формироваться внешними источниками.

РЕКОМЕНДАЦИИ ПО МОНТАЖУ КРИСТАЛЛОВ

Кристалл МИС монтируется на подложку, предварительно очищенную от органических загрязнений и обезжиренную, в следующей последовательности:

1. Нанести на подложку необходимое количество электропроводного клея с помощью иглы. Площадь клеевого пятна должна быть примерно равна 2/3 площади кристалла.
2. Установить кристалл металлизированной стороной на участок подложки с клеем, сориентировав кристалл иглой. Слегка прижать кристалл за боковые грани таким образом, чтобы клей выступал вокруг кристалла на протяжении не менее 3/4 его периметра.

РЕКОМЕНДАЦИИ ПО ПРИСОЕДИНЕНИЮ ПРОВОЛОЧНЫХ ВЫВОДОВ

Для кристаллов МИС, выполненных на основе технологии Si и SiGe, с металлизацией контактных площадок алюминием:

- присоединение проволочных выводов к контактным площадкам кристалла выполнять на установке ультразвуковой сварки;

- использовать проволоку алюминий-кремний диаметром 25 – 27 мкм с выполнением нахлесточных сварных соединений (внахлестку – «клин»).

Длина проволочных перемычек, соединяющих контактные площадки кристалла и подложки, должна быть минимальной. Проволочные выводы после сварки не должны касаться боковых ребер и структуры кристалла.

Вывод SD используется для управления режимом генератора опорного тока. Выключение генератора опорного тока и перевод модулятора в «спящий» режим происходит по высокому логическому уровню напряжения стандарта ТТЛ. При низком логическом уровне происходит переход модулятора в рабочее состояние. Вывод SD не имеет внутренних цепей задания состояния, поэтому вывод необходимо подключать к нужному логическому уровню внешними цепями.

При работе с изделием необходимо руководствоваться требованиями ОСТ 11 073.062 и ОСТ 11 073.063.

3. Поместить подложку с кристаллом в термостат. Режим полимеризации клея должен соответствовать требованиям производителя клея. В частности, для клея ЭЧЭ-С термостат нагревается до температуры 120°C, для клея ТОК-2 до температуры 170°C. Кристаллы в термостате выдерживаются в течение 90 минут для клея ЭЧЭ-С и 120 минут для клея ТОК-2.



ИНФОРМАЦИЯ ДЛЯ ЗАКАЗА

K1324МПЗН4	МИС в бескорпусном исполнении
K1324МПЗУ	МИС в корпусе МО20-4040-01

Служба технической поддержки:

Телефон: +7 (495) 765-75-23

e-mail: support@electron-engine.ru