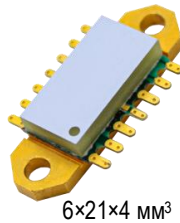
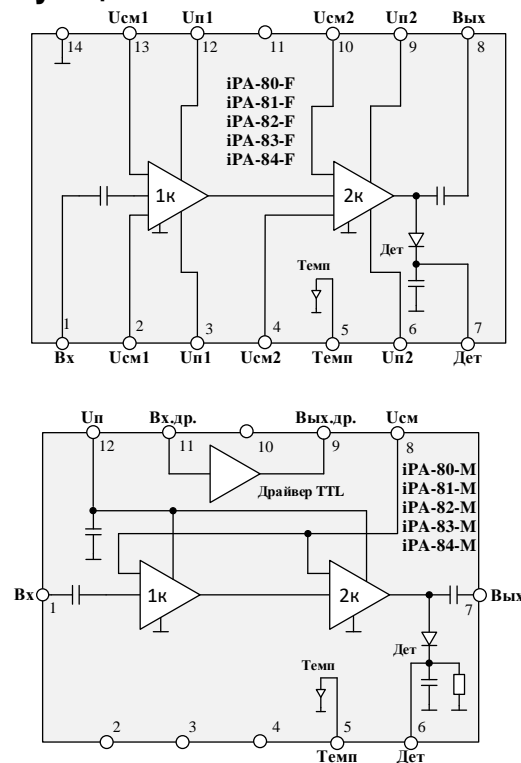


### Функциональная схема



6×21×4 мм<sup>3</sup>



23×25×8 мм<sup>3</sup>

- Драйвер TTL;
- Цепи обвязки;
- Регулировка входной мощности.

### Краткое описание

Модули усилителей мощности iPA-80 – iPA-84 с диапазоном рабочих частот 0,85-3,4 ГГц (литерно) и выходной мощностью 5 Вт в непрерывном режиме, представляют собой СВЧ МИС на основе GaAs ГБТ с проектной нормой 2 мкм.

Конструктивное исполнение модулей: негерметичное в двух модификациях (на основании - iPA-80-M, iPA-81-M, iPA-82-M, iPA-83-M, iPA-84-M и на фланце - iPA-80-F, iPA-81-F, iPA-82-F, iPA-83-F, iPA-84-F). Модули на основании имеют расширенный функционал в своём составе: встроенный драйвер для возможности модуляции внешним TTL сигналом, встроенные цепи обвязки, возможность регулировки мощности внешним токозадающим резистором. Модули на фланце представляют собой СВЧ МИС без встроенных в корпус дополнительных элементов и требуют внешних цепей обвязки и фильтрации. Модули iPA-80 – iPA-84 имеют в своём составе встроенные датчик температуры и детектор мощности.

### Основные параметры изделий

Литера	$\Delta f$ , ГГц	S <sub>21</sub> , дБ	P <sub>Вых</sub> , Вт	КПД, %	Корпус	Номер пункта примечания
iPA-80-F	0,85-1,35	22	5,8	28	Рисунок 1	1, 2, 3
iPA-80-M					Рисунок 2	
iPA-81-F	0,95-1,55	22	5,2	28	Рисунок 1	1, 2, 3
iPA-81-M					Рисунок 2	
iPA-82-F	1,2-1,8	23	5,5	27	Рисунок 1	1, 2, 3
iPA-82-M					Рисунок 2	
iPA-83-F	1,8-2,5	28	5,1	28	Рисунок 1	1, 2, 3
iPA-83-M					Рисунок 2	
iPA-84-F	2,5-3,4	27	5,1	28	Рисунок 1	1, 2, 3
iPA-84-M					Рисунок 2	

- 1 Напряжение питания U<sub>п</sub> = +7 В;
- 2 Импульсный режим, τ<sub>и</sub>=100 мкс, S=10 (режим измерения параметров)
- 3 Входная мощность: P<sub>вх</sub>=50 мВт

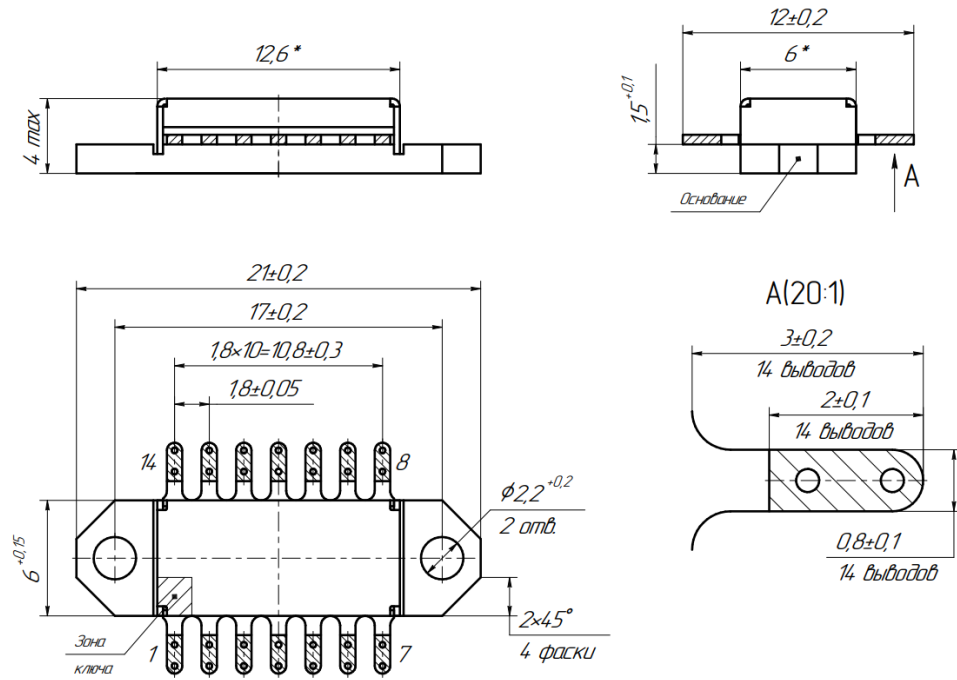


Рисунок 1. Габаритный чертёж модулей iPA-80-F, iPA-81-F, iPA-82-F, iPA-83-F, iPA-84-F

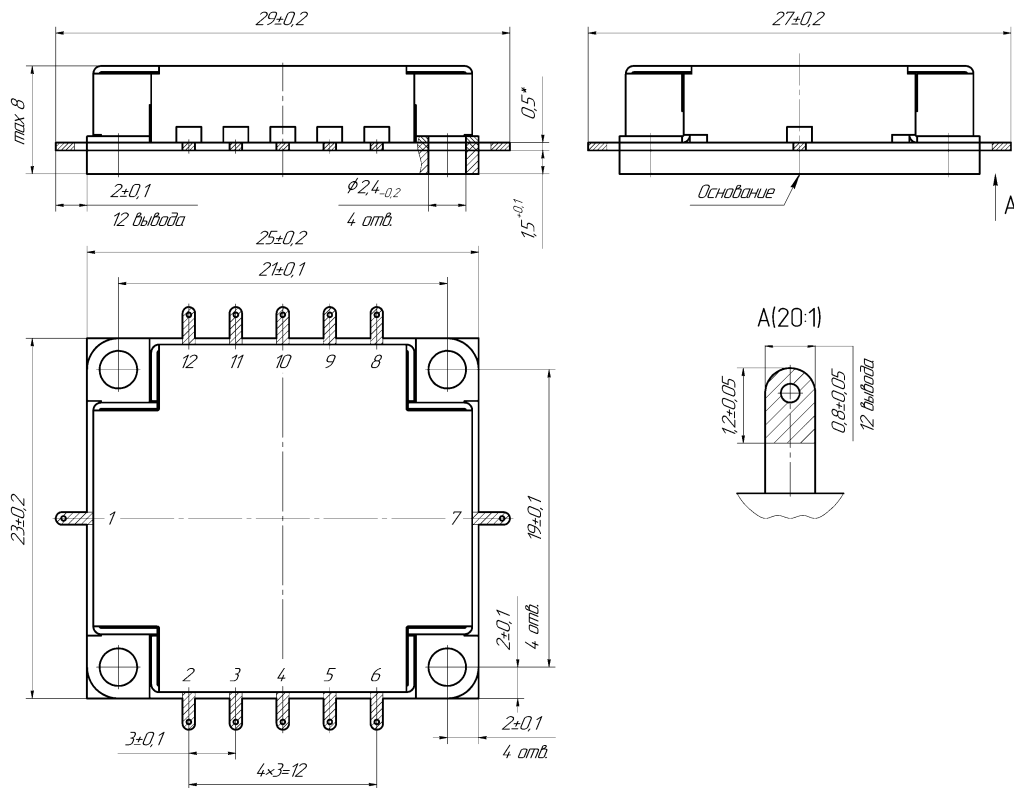


Рисунок 2. Габаритный чертёж модулей iPA-80-M, iPA-81-M, iPA-82-M, iPA-83-M, iPA-84-M